

PROPOSTA DI TIROCINIO/TESI



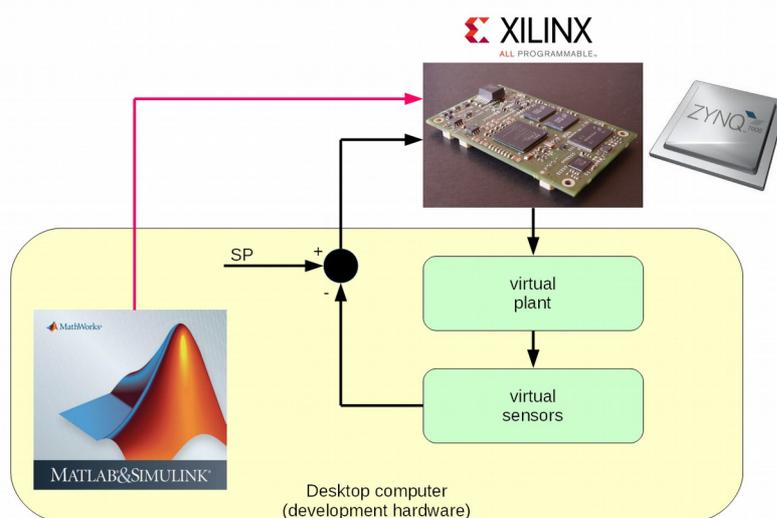
REALIZZAZIONE DI UN SISTEMA DI CONTROLLO AUTOMATICO BASATO SU TECNICHE FIL (FPGA IN THE LOOP) E RT-HIL (REAL-TIME HARDWARE IN THE LOOP)

L'obiettivo è quello di progettare e realizzare un sistema di controllo automatico che faccia uso delle tecniche FIL (FPGA in the loop) e RT-HIL (real-time in the loop), sfruttando la piattaforma Bora (http://dave.eu/products/som/xilinx/zynq-xc7z010-xc7z020_bora) come controller hardware e Matlab Simulink come ambiente di simulazione dell'intero sistema e di progettazione del controller.

Per maggiori informazioni si veda:

- <https://goo.gl/7RwbpB>
- <https://goo.gl/F7h8Yp>

Al tirocinante è lasciata libertà di scelta relativamente al sistema da controllare.



Keywords: controllo automatico, Xilinx Zynq, ARM Cortex A9, accelerazione hardware, FPGA.

Note aggiuntive importanti: In generale, le proposte formulate dalla nostra azienda possono essere applicate sia ai corsi triennali sia alle lauree specialistiche quinquennali. Naturalmente, a seconda del caso, l'argomento trattato verrà modulato in maniera opportuna, affinché il contenuto sia congruo con il percorso accademico del laureando. Per tutti i lavori, da parte del laureando è possibile proporre delle variazioni ad esempio per avvicinare l'argomento di tesi all'area di ricerca del proprio relatore universitario. In ogni caso, le proposte verranno prese in esame al fine di valutarne la compatibilità con gli argomenti di interesse per l'azienda. Agli studenti interessati si consiglia caldamente di prendere contatto con l'azienda per approfondire le tematiche proposte, in modo da avere un quadro più completo rispetto alla descrizione, necessariamente sintetica, inserita nel presente documento.

Data la natura fortemente sperimentale, per tutte le tesi è previsto un periodo di presenza fisica presso i laboratori dell'azienda. Questo periodo – che può protrarsi per alcuni mesi in caso di tesi quinquennali particolarmente corpose – verrà comunque concordato con il laureando e, se necessario, verrà modulato e/o frazionato in modo da rispettare eventuali impegni accademici dello stesso. Per agevolare gli studenti che non risiedono nelle vicinanze della sede aziendale, è possibile organizzare il lavoro di tesi in modo che in parte possa essere sviluppato presso la sede universitaria o presso l'abitazione del tirocinante. In ogni caso è a disposizione gratuitamente il servizio mensa aziendale per il periodo di permanenza.

Si ricorda, infine, l'efficacia della tesi sperimentale come strumento di selezione del personale. Lo conferma il fatto che buona parte delle risorse del reparto di ricerca e sviluppo di DAVE Embedded Systems è composto da personale che è stato inserito stabilmente nell'organico immediatamente dopo aver svolto la tesi presso i nostri laboratori.

Per maggiori informazioni:

Ing. Andrea Marson
email: stages@dave.eu



Sede legale: DAVE Srl
Via Talponedo 29/A 33080 Porcia (PN)
Capitale sociale: 10.400 € i.v.
Registro delle Imprese di Pordenone
P.IVA e codice fiscale 01365430931
Versione documento: 2.0.0

COMPANY WITH
QUALITY SYSTEM
CERTIFIED BY DNV
= ISO 9001 =

20170628